(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平9-259451

(43) 公開日 平成 9年 (1997) 10月 3日

(51) Int. CI. ⁶	織別記号	.F I	
G11B 7/09		G11B 7/09	C
H03G 3/30		H03G 3/30	C

審査請求 未請求 請求項の数5 OL (全9頁)

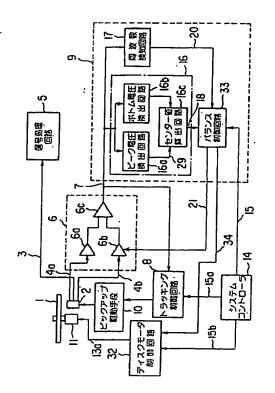
(21) 出願番号	特願平8-64810	(71) 出願人 000003078
		株式会社東芝
(22) 出願日	平成8年(1996)3月21日	神奈川県川崎市幸区堀川町72番地
	•	(72) 発明者 中田 正博
		神奈川県川崎市幸区堀川町580番1号 株
		式会社東芝半導体システム技術センター内
	•	(74)代理人 弁理士 鈴江 武彦
	·	
	•	•
		j.

(54) 【発明の名称】ディスク再生装置用トラッキングバランス回路及びディスク再生装置

(57) 【要約】

【課題】高い精度のトラッキングバランス調整が可能で操作性がよく回路規模が大きくならないディスク再生装置用トラッキングバランス回路及びディスク再生装置を提供することを目的としている。

【解決手段】本発明は、バランス制御信号21に応じてピックアップ2の出力の振幅を可変しトラッキングエラー信号7を生成するトラッキングエラー信号生成回路6と、その信号7の基準電圧値に対する高低のバランスを検出しバランスエラー信号18を出力するバランス検出回路16と、その信号18に応じてバランス制御信号21をトラッキングエラー信号生成回路6に供給してバランスを制御し、トラッキングエラー信号7が基準値より低周波数なことを示す検知回路17からの周波数検知信号20に応じてディスク1の回転の上昇及びバランスの制御の停止又はその回転数の保持を行う回転速度制御信号34を出力するバランス制御回路33とを備えている。



【特許請求の範囲】

【請求項1】トラッキングエラー信号に基づいてディス ク再生装置のトラッキングバランスを調整する回路にお いて、

トラッキングバランス調整時の前記トラッキングエラー 信号の周波数が基準値以下になった場合、前記トラッキ ングエラー信号の周波数が前記基準値以上になるように 前記ディスクの回転数を上昇させる信号を出力する回路 を備えたことを特徴とするディスク再生装置用トラッキ ングバランス回路。

【請求項2】ディスクを回転駆動する駆動手段と、 前記ディスクの記録パターンを検出する検出手段と、 この検出手段から出力される検出信号が入力され、トラ ッキングエラー信号を生成する少なくとも一つの増幅器 を有するトラッキングエラー信号生成回路と、

前記トラッキングエラー信号が供給され、トラッキング バランスを調整する場合、前記トラッキングエラー信号 の極大値及び極小値を検出し、その二つの値の基準電圧 値に対する高低のバランスのずれに応じてバランスエラ ー信号を出力するバランス検出回路と、

前記トラッキングエラー信号が供給され、その周波数が 基準値より低い場合、検知信号を出力する検知回路と、 前記バランスエラー信号が供給され、このバランスエラ ー信号に応じて前記トラッキングエラー信号生成回路を 制御するバランス制御信号を生成すると共に、前記検知 回路から前記検知信号が入力された場合、前記駆動手段 によって前記ディスクの回転数を上昇させるバランス制 御回路とを備えたことを特徴とするディスク再生装置用 トラッキングバランス回路。

【請求項3】トラッキングエラー信号に基づいてトラッ 30 キングバランスを調整する回路を有するディスク再生装 置において、

トラッキングバランス調整時の前記トラッキングエラー 信号の周波数が基準値以下になった場合、前記トラッキ ングエラー信号の周波数が前記基準値以上になるように 前記ディスクの回転数を上昇させる信号を出力する回路 を備えたことを特徴とするディスク再生装置。

【請求項4】ディスクを回転駆動する駆動手段と、

前記ディスクの記録パターンを検出する検出手段と、 この検出手段から出力される検出信号が入力され、トラ 40 ッキングエラー信号を生成する少なくとも一つの増幅器 を有するトラッキングエラー信号生成回路と、

前記トラッキングエラー信号が供給され、トラッキング バランスを調整する場合、前記トラッキングエラー信号 の極大値及び極小値を検出し、その二つの値の基準電圧 値に対する高低のバランスのずれに応じてバランスエラ ー信号を出力するバランス検出回路と、

前記トラッキングエラー信号が供給され、その周波数が 基準値より低い場合、検知信号を出力する検知回路と、 前記パランスエラー信号が供給され、このバランスエラ 50 がピックアップ 2 から出力される。主ビームの検出信号

ー信号に応じて前記トラッキングエラー信号生成回路を 制御するバランス制御信号を生成すると共に、前記検知 回路から前記検知信号が入力された場合、前記駆動手段 によって前記ディスクの回転数を上昇させるバランス制 御回路とを備えたことを特徴とするディスク再生装置。

【請求項5】ディスクを回転駆動する駆動手段と、

前記ディスクの記録パターンを検出する検出手段と、 この検出手段から出力される検出信号が入力され、トラ ッキングエラー信号を生成する少なくとも一つの増幅器 10 を有するトラッキングエラー信号生成回路と、

前記トラッキングエラー信号が供給され、トラッキング バランスを調整する場合、前記トラッキングエラー信号 の極大値及び極小値を検出し、その二つの値の第1基準 電圧値に対する高低のバランスのずれに応じてバランス エラー信号を出力するバランス検出回路と、

前記トラッキングエラー信号が供給され、前記極大値と 前記極小値のそれぞれの検出信号のリップルが第2基準 電圧値より大きい場合、検知信号を出力する検知回路 ٤,

前記パランスエラー信号が供給され、このパランスエラ 20 ー信号に応じて前記トラッキングエラー信号生成回路を 制御するバランス制御信号を生成すると共に、前記検知 回路から前記検知信号が入力された場合、前記駆動手段 によって前記ディスクの回転数を上昇させるバランス制 御回路とを備えたことを特徴とするディスク再生装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】この発明は、ディスク再生装 置用トラッキングバランス回路及びディスク再生装置に 係り、特にトラッキングバランスの調整の回路の改良に 関する。

[0002]

【従来の技術】図2は従来のディスク再生装置である光 ディスク再生装置の構成を説明するブロック図である。 図3はディスク再生装置を説明する図、図4はそのトラ ッキングエラー信号を説明する図である。

【0003】図2に示すように、例えば、光ディスク1 には映像信号、音声信号が記録信号として記録されてい る。光ディスク1は駆動手段によって回転される。駆動 手段は、ディスク1を回転させるディスクモータ11 と、ディスクモータ11を制御するディスクモータ制御 回路12とからなる。また、複数の受光素子を含むピッ クアップ2、トラッキングエラー信号生成回路6、トラ ッキング制御回路8、ピックアップ駆動手段10は周知 のトラッキングサーボ用のフィードバックループを構成 している。

【0004】主ビームの再生信号3及びディスクまたは ピックアップの制御用のサブビームの検出信号である再 生信号(以下、サブビーム再生信号と記す)4a、4b

である再生信号3は信号処理回路5で映像信号、音声信 号に復元される。また、後述するバランス制御回路19 から出力されるバランス制御信号21、サブビーム再生 信号4a、4bはトラッキングエラー信号生成回路6に 入力される。その出力であるトラッキングエラー信号 7 はトラッキング制御回路8、トラッキングバランス自動 **調整回路9に入力される。トラッキング制御回路8の出** カ信号はピックアップ駆動手段10に入力され、ピック アップ2が移動される。

【0005】前記トラッキングバランス自動調整回路9 10 の出力のバランス制御信号21はトラッキングエラー信 号生成回路6に入力される。通常再生、サーチ、シー ク、トラッキングバランス調整等の動作を制御する信号 である制御信号15、15a、15bがシステムコント ローラ14からそれぞれトラッキングバランス自動調整 回路9のバランス制御回路19、トラッキング制御回路 8、ディスクモータ制御回路12に供給される。

【0006】前記トラッキングエラー信号生成回路6 は、サブビーム再生信号4 a、4 bがそれぞれ入力され る固定ゲインアンプ6a、可変ゲインアンプ6bと、及 20 び、そのアンプの出力信号が入力される加算アンプ6 c とから成る。トラッキングエラー信号7は加算アンプ6 c から出力される。

【0007】前記トラッキングバランス自動調整回路9 はバランス検出回路16、周波数検知回路17、バラン ス制御回路19によって構成されている。トラッキング エラー信号 7 はバランス検出回路 1 6、周波数検知回路 17に入力される。バランス検出回路16の出力である センター値18はバランス制御回路19に入力される。 また、周波数検知回路17の出力の周波数検知信号20 はバランス制御回路19に入力される。バランス制御回 路19の出力であるバランス制御信号21が可変ゲイン アンプ6 bに入力される。

【0008】バランス検出回路16は、トラッキングエ ラー信号 7 が入力されるピーク電圧検出回路 1 6 a 及び ボトム電圧検出回路16bと、センター値算出回路16 cとからなる。ピーク電圧検出回路16a及びボトム電 圧検出回路16bのそれぞれの出力であるピーク電圧信 号29及びボトム電圧信号はセンター値算出回路16c に入力される。バランス検出回路16の出力であるセン 40 ター値18がセンター値算出回路16cから出力され る。

【0009】図3 (a)は、ピーク電圧検出回路16a 及びボトム電圧検出回路16bを示している。これらの 回路構成は共通である。アナログ信号のトラッキングエ ラー信号7はバランス検出回路16の図示せぬアナログ ディジタル変換器によってディジタル信号のトラッキン グエラー信号 7 a に変換される。このトラッキングエラ ー信号7aは比較器23の一方の入力端子に入力され、

ーセレクタ24の出力信号は加算器25の一方の入力端 子に入力され、その出力信号はホールド回路26に入力 される。ホールド回路26の出力信号は比較器23及び 加算器25のそれぞれの他方の入力端子に入力される。 この場合、ホールド回路26の出力信号がピーク電圧信 号29である。一方、例えば、比較器23の入力信号の 差と出力信号の符号の対応が変わることによって、ピー ク電圧検出回路16aの動作及びボトム電圧検出回路1 6 bの動作が区別される。ボトム電圧検出回路 1 6 bと して動作する場合、ホールド回路26の出力信号がボト ム電圧信号となる。

【0010】次に、トラッキングエラー信号生成回路6 及びトラッキングバランス自動調整回路9の動作につい て説明する。このトラッキングバランスの自動調整は、 例えば、光ディスク1が装填され、その回転が安定し、 システムコントローラ14からの制御信号によってトラ ッキングサーボを行わないという条件下で行われる。ピ ックアップ2のサブビーム再生信号4 a、4 bがそれぞ れ固定ゲインアンプ6 a、可変ゲインアンプ6 bで増幅 される。そのアンプの出力信号が加算アンプ6 c で加算 されてトラッキングエラー信号7となる。

【0011】図3 (b) に示すように、光ディスク1の 偏心がない場合の光ディスクの回転軌跡 1 (光ディスク 1の輪郭と同じ)の中心27aと、光ディスク1の偏心 がある場合の光ディスクの回転軌跡28の中心27bと の間に距離(後述する偏心量d)が生じている場合、ト ラッキングエラー信号 7 は図 4 (a)のように正弦波状 の波形になる。このトラッキングエラー信号7の極大値 であるピーク電圧信号29と極小値であるボトム電圧信 30 号がそれぞれピーク電圧検出回路16aとボトム電圧検 出回路16bで検出されて保持される。このピーク電圧 信号29と、ボトム電圧信号から、両者のセンター値1 8がセンター値算出回路16cで算出される。バランス 制御回路19はバランス制御信号21によって可変ゲイ ンアンプ6 bのゲインをこのセンター値18が基準電圧 値30に近付くように制御する。つまり、ピーク電圧信 号29とボトム電圧信号の基準電圧値30に対する高低 のバランスが取れるように、トラッキングバランスが調 **整される。トラッキングバランス調整後、バランス制御** 信号21は保持される。一方、トラッキングバランス調 整が不可能な場合には、後述するように、モータ停止信 号22によってディスクの回転が停止される。

【0012】次に、ピーク電圧検出回路16aの動作を 説明する。図4(b)、(c)はトラッキングエラー信 号7とホールド回路26の出力のピーク電圧信号29と の関係の一例を示している。ピーク電圧信号29とトラ ッキングエラー信号 7 a の電圧を比較器 2 3 で比較し、 トラッキングエラー信号 7 a の方が大きければ+/-セ レクタ24は+Aを出力する。加算器25とホールド回 その出力信号は+ / - $ext{セレクタ24に入力される。<math>+$ / 50 路26によって値+ Aを積算する。従って、トラッキン

グエラー信号7の変化に追従してピーク電圧信号29が 増加する。一方、トラッキングエラー信号 7 a がピーク 電圧信号29よりも小さければ+/ーセレクタ24はー Bを出力し、加算器25とホールド回路26によって値 一Bを積算する。ただし、値Aはトラッキングエラー信 号7 a の立上がりに対してホールド回路26の出力信号 が追従できる変化幅になるように選ぶ。A、Bは共に正 の実数または整数でBはAより小さい。ここで、単純に ピークホールドしないのは不意のノイズによってピーク 値が高くホールドされることを防止するためである。従 10 って、トラッキングエラー信号7の増加する場合に比べ て、その減少する場合には、ピーク電圧信号29はゆっ くりとトラッキングエラー信号7に追従する。つまり、 基本的にローパスフィルタの動作をしている。また、り ップル (波状変動) 31 a がピーク電圧信号29に生じ ている。尚、ボトム電圧検出回路16bは、トラッキン グエラー信号 7 の減少時に一Aを積算し、その増加時に + B を積算することによってボトム電圧信号を検出す る。

[0013]

【発明が解決しようとする課題】しかしながら、上記の ような構成では、下記のような問題がある。図3 (b) に示すように、上述の光ディスクの回転軌跡1は光ディ スク1の偏心がない場合の光ディスク1の回転軌跡を示 している。ここで、光ディスク1の偏心がない場合の光 ディスクの回転軌跡1の中心27aと、光ディスク1の 偏心がある場合の光ディスクの回転軌跡28との最短距 離を y とすると、光ディスクの回転軌跡 1、つまり光デ ィスク1の偏心がない場合の光ディスク1の回転軌跡の 半径×と最短距離yとの差が偏心量dであり、光ディス 30 ク 1 が 1 回転する時のトラックのずれ量は 2 d となる。 光ディスク 1 の偏心量 d が少なく 5 μ m の場合は、光デ ィスク 1 が 1 回転する時のトランックのずれ量は 1 0 μ mとなる。尚、最短距離 y の点の回転軌跡は28aで、 最長距離の点の回転軌跡は28bとなる。ディスクの情 報記録面のトラックとトラックとの間隔(以下、トラッ クピッチと記す)は1.6μmであるので、次式に示す ように、ピックアップ2はディスク1が1回転する間に 6. 25トラックを横切る。

【0014】10/1.6=6.25 つまり、1トラックを横切る場合、トラッキングエラー 信号7の1波となる。従って、トラッキングバランス調 整時、光ディスク1の偏心量 d が小さいとトラッキング エラー信号7の周波数は低い。

【0015】図4 (c) に示すように、トラッキングエラー信号7の周波数が、図4 (b) のように高い場合に比べてその周波数が低い場合、ピーク電圧信号29aのリップル31bの大きさが、前記リップル31aの大きさより大きくなる。従って、この場合、センター値18のリップルも大きくなる。つまり、ディスク1の偏心が50

小さい場合、トラッキングバランス調整の調整精度の低下及び調整精度のバラツキの増加が起こるという問題があった。

ĥ

【0016】また、ピックアップ2の特性のバラツキによってもセンター値18にオフセットが生じ、上記と同様に、トラッキングバランス調整の調整精度の低下及び調整精度のバラツキの増加の問題となる。

【0017】また、周知のように、通常再生、サーチ、 シークのいずれかの場合、このトラッキングバランス調 整のされたトラッキングエラー信号7を用いて、トラッ キング制御回路8はトラッキングサーボを行う。この 時、トラッキングバランスの自動調整の精度が低くセン ター値18が大きくずれた場合、トラッキングエラー信 号7のダイナミックレンジの正極と負極のバランス(電 圧の高低のバランス)も大きくずれる。つまり、トラッ キングバランスがずれた分だけトラッキングエラー信号 7 の電圧が一方にずれる。従って、トラッキングバラン スが取れている状態でトラッキングサーボの利得を設計 しているので、上記のようにトラッキングバランスがず 20 れた場合、トラッキングエラー信号7の電圧値が小さく なり、トラッキングサーボの利得が小さくなってしま い、トラッキングサーボが外れる場合があるという問題 があった。

【0018】従来では、このような場合、図2中の周波数検知回路17で検知されたトラキッングエラー信号7の周波数が基準値より低いので、周波数検知回路17はディスク1の偏心の少ないことを示す周波数検知信号20を出力する。この周波数検知信号20の出力によりディスク1の偏心が少ないことがわかり、バランス制御回路19から出力されるモータ停止信号22に応じてディスクモータ制御回路12はディスク1の回転を停止にては、トラッキングバランスを調整することができずイスク再生を行うことができない。従って、ディスク再生を行うことができない。従って、ディスク東生を行うためにはディスク1を再度入れ直すことでディスク1の偏心を変える等の処置が必要で、ディスク装填から再生までの時間が長くなる及び操作性が悪くなるという問題が生じていた。

【0019】尚、偏心が少ない場合、ピックアップ2を 40 移動させてトラッキングエラー信号7の周波数を上げる 方法も考えられるが、この方法ではディスク1の回転速 度の制御が複雑になってしまうという問題がある。

【0020】この発明の目的は、ディスクの装填状態によらずに高い精度のトラッキングバランス調整が可能になり、操作性がよく、回路規模が大きくならないディスク再生装置用トラッキングバランス回路及びディスク再生装置を提供することにある。

[0021]

【課題を解決するための手段】上記課題を解決し目的を 達成するために、この発明のディスク再生装置用トラッ

キングバランス回路及びディスク再生装置においては以下の手段を講じた。

(1) 請求項1に記載した本発明のトラッキングバランス回路は、トラッキングエラー信号に基づいてディスク再生装置のトラッキングバランスを調整する回路であって、トラッキングバランス調整時の前記トラッキングエラー信号の周波数が基準値以下になった場合、前記トラッキングエラー信号の周波数が前記基準値以上になるように前記ディスクの回転数を上昇させる信号を出力する回路を備えている。

【0022】上記本発明のトラッキングバランス回路においては、前記トラッキングエラー信号の周波数が低い場合、前記ディスクの回転数を上昇させる信号を出力する。つまり、大きな回路変更が不要で、前記ディスクの回転数を上げることが容易となる。従って、前記トラッキングエラー信号の周波数が上がり、前記トラッキングバランス調整の精度を上げることが容易となる。また、前記ディスクの回転数を上昇させる信号を出力させることによって応用範囲が広くなり、従って汎用性が高まる。

【0023】また、請求項2に記載した本発明のトラッ キングバランス回路は、ディスクを回転駆動する駆動手 段と、前記ディスクの記録パターンを検出する検出手段 とを備えている。この検出手段から出力される検出信号 が入力され、トラッキングエラー信号を生成する少なく とも一つの増幅器を有するトラッキングエラー信号生成 回路と、前記トラッキングエラー信号が供給され、トラ ッキングバランスを調整する場合、前記トラッキングエ ラー信号の極大値及び極小値を検出し、その二つの値の 基準電圧値に対する高低のバランスのずれに応じてバラ 30 ンスエラー信号を出力するバランス検出回路とを備えて いる。前記トラッキングエラー信号が供給され、その周 波数が基準値より低い場合、検知信号を出力する検知回 路と、前記バランスエラー信号が供給され、このバラン スエラー信号に応じて前記トラッキングエラー信号生成 回路を制御するバランス制御信号を生成すると共に、前 記検知回路から前記検知信号が入力された場合、前記駆 動手段によって前記ディスクの回転数を上昇させるバラ ンス制御回路とを備えている。

【0024】上記本発明のトラッキングバランス回路に 40 おいては、前記トラッキングエラー信号の周波数が低い場合に前記ディスクの回転数を上昇させる。従って、大きな回路変更をせずに前記ディスクの回転数を上げることが容易となり、従って、前記トラッキングエラー信号の周波数が高くなり、前記バランスの制御の精度を上げることが容易に可能となる。また、前記回転速度制御信号を出力させることによって応用範囲が広くなり、従って汎用性が高まる。

(2) 請求項3に記載した本発明のディスク再生装置 スクの記録パターンを検出する検出手段とを備えていは、トラッキングエラー信号に基づいてトラッキングバ 50 る。この検出手段から出力される検出信号が入力され、

ランスを調整する回路を有するディスク再生装置であって、トラッキングバランス調整時の前記トラッキングエラー信号の周波数が基準値以下になった場合、前記トラッキングエラー信号の周波数が前記基準値以上になるように前記ディスクの回転数を上昇させる信号を出力する回路を備えている。

【0025】上記本発明のディスク再生装置においては、前記トラッキングエラー信号の周波数が低い場合、前記ディスクの回転数を上昇させる信号を出力するので、大きな回路変更をせずに、前記ディスクの回転数を上昇させ、従って、前記トラッキングエラー信号の周波数が高くなり、トラッキングバランス調整の精度が向上する。つまり、ディスクの装填、検出手段のバラツキに影響されることなく、トラッキングバランスが高い精度で調整される。従って、トラッキングサーボがはずれることがなく、前記ディスクを再装填する必要がない。つまり、操作性が向上する。

【0026】請求項4に記載した本発明のディスク再生 装置は、ディスクを回転駆動する駆動手段と、前記ディ 20 スクの記録パターンを検出する検出手段とを備えてい る。この検出手段から出力される検出信号が入力され、 トラッキングエラー信号を生成する少なくとも一つの増 幅器を有するトラッキングエラー信号生成回路と、前記 トラッキングエラー信号が供給され、トラッキングバラ ンスを調整する場合、前記トラッキングエラー信号の極 大値及び極小値を検出し、その二つの値の基準電圧値に 対する高低のバランスのずれに応じてバランスエラー信 号を出力するバランス検出回路とを備えている。前記ト ラッキングエラー信号が供給され、その周波数が基準値 より低い場合、検知信号を出力する検知回路と、前記バ ランスエラー信号が供給され、このバランスエラー信号 に応じて前記トラッキングエラー信号生成回路を制御す るバランス制御信号を生成すると共に、前記検知回路か ら前記検知信号が入力された場合、前記駆動手段によっ て前記ディスクの回転数を上昇させるバランス制御回路 とを備えている。

【0027】上記本発明のディスク再生装置においては、前記トラッキングエラー信号の周波数が低い場合、前記ディスクの回転数を上昇させるので、大きな回路変更をせずに前記トラッキングエラー信号の周波数が高くなり、トラッキングバランス調整の精度が向上する。つまり、前記ディスクの装填、前記検出手段のバラツキに影響されることなく、トラッキングバランスが高い精度で調整される。従って、トラッキングサーボがはずれることがなく、前記ディスクを再装填する必要がない。つまり、操作性が向上する。

【0028】請求項5に記載した本発明のディスク再生 装置ば、ディスクを回転駆動する駆動手段と、前記ディ スクの記録パターンを検出する検出手段とを備えてい

トラッキングエラー信号を生成する少なくとも一つの増 幅器を有するトラッキングエラー信号生成回路と、前記 トラッキングエラー信号が供給され、トラッキングバラ ンスを調整する場合、前記トラッキングエラー信号の極 大値及び極小値を検出し、その二つの値の第1基準電圧 値に対する高低のバランスのずれに応じてバランスエラ 一信号を出力するバランス検出回路とを備えている。前 記トラッキングエラー信号が供給され、前記極大値と前 記極小値のそれぞれの検出信号のリップルが第2基準電 圧値より大きい場合、検知信号を出力する検知回路と、 前記バランスエラー信号が供給され、このバランスエラ ー信号に応じて前記トラッキングエラー信号生成回路を 制御するバランス制御信号を生成すると共に、前記検知 回路から前記検知信号が入力された場合、前記駆動手段 によって前記ディスクの回転数を上昇させるバランス制 御回路とを備えている。

【0029】上記本発明のディスク再生装置において は、前記トラッキングエラー信号の前記極小値及び前記 極大値のリップルが大きい場合、前記ディスクの回転数 を上昇させるので、前記リップルの周波数が高くなり、 大きな回路変更をせずに容易に前記リップルを小さくす ることができる。従って、トラッキングバランス調整の 精度が向上する。つまり、前記ディスクの装填、前記検 出手段のバラツキに影響されることなく、トラッキング バランスが高い精度で調整される。従って、トラッキン グサーボがはずれることがない。

[0030]

【発明の実施の形態】以下、本発明の実施の形態につい て図面を参照して説明する。尚、図2と同一部分には同 一符号を付している。図1に本発明の実施の形態の構成 を示す。ディスク1、例えば映像信号、音声信号が記録 信号として記録されている光ディスク1は、ディスクモ ータ11とディスクモータ11を制御するディスクモー 夕制御回路32とからなる駆動手段によって回転され る。また、複数の受光素子を含むピックアップ2、トラ ッキングエラー信号生成回路6、トラッキング制御回路 8、ピックアップ駆動手段10は周知のトラッキングサ ーボ用のフィードバックループを構成している。

【0031】ピックアップ2の主ビームの検出信号であ る再生信号3は信号処理回路5に供給されて映像信号、 音声信号に復元される。また、ピックアップ2のサブビ 一ム再生信号4a、4b、後述するトラッキングバラン ス自動調整回路9中のバランス制御回路33から出力さ れるバランス制御信号21がトラッキングエラー信号生 成回路6に供給される。その出力であるトラッキングエ ラー信号7はトラッキング制御回路8、トラッキングバ ランス自動調整回路9に入力される。トラッキング制御 回路8の出力信号はピックアップ駆動手段10に入力さ れ、ピックアップ2が移動される。

【0032】通常再生、サーチ、シーク、トラッキング 50 が調整される。

バランス調整等の動作を制御する信号である制御信号 1 5、15a、15bがシステムコントローラ14からそ れぞれトラッキングバランス自動調整回路9中のバラン ス制御回路33、トラッキング制御回路8、ディスクモ ータ制御回路32に供給される。

【0033】前記トラッキングエラー信号生成回路6 は、従来と同様に、それぞれサブビーム再生信号4 a、 4 bが供給される固定ゲインアンプ 6 a、可変ゲインア ンプ6b、及びそれらのアンプの出力信号を加算する加 算アンプ6cからなる。また、前記トラッキングバラン ス自動調整回路9はバランス検出回路16、周波数検知 回路17、バランス制御回路33によって構成されてい る。バランス検出回路16は、従来と同様に、トラッキ ングエラー信号7が供給されるピーク電圧検出回路16 a、ボトム電圧検出回路16b、及びそれらの出力信号 が供給されるセンター値算出回路16cからなる。従来 と同様に周波数検知回路17にはトラッキングエラー信 号7が供給されている。

【0034】以下、主に異なる部分について説明する。 20 バランス検出回路16中のセンター値算出回路16cか らのバランスエラー信号であるセンター値18、及び検 知回路である周波数検知回路17からの検知信号である 周波数検知信号20がバランス制御回路33に入力され ている。また、システムコントローラ14からの制御信 号15がバランス制御回路33に供給されている。バラ ンス制御回路33から出力されるバランス制御信号21 が可変ゲインアンプ6 bに供給され、回転速度制御信号 3 4 がディスクモータ制御回路 3 2 に供給される。コン トローラ14から出力される制御信号15bがディスク モータ制御回路32に供給される。ディスクモータ制御 回路32はディスクモータ11を駆動しディスク1の回 転を制御する。

【0035】次に、上記の実施の形態の動作及びその方 法を説明する。従来と同様に、ピックアップ2、トラッ キングエラー信号生成回路 6、トラッキング制御回路 8、ピックアップ駆動手段10は、周知のトラッキング サーボ用のフィードバックループの動作をする。また、 従来と同様に、ピーク電圧検出回路 1 6 a はトランッキ ングエラー信号 7 の極大値を検出し、ボトム電圧検出回 40 路16 bはトラッキングエラー信号7の極小値を検出 し、センター値算出回路16cはその極大値、極小値の センター値18を算出する。

【0036】トラッキングバランス調整の動作は基本的 に従来と同様で、次のように行われる。バランス制御回 路33はバランス制御信号21によって可変ゲインアン プ6 bのゲインをセンター値18が図4(a)中の基準 電圧値30に近付くように制御する。つまり、正弦波状 のトランキングエラー信号7の基準電圧値30に対する 高低のバランスが取れるように、トラッキングバランス

【0037】主な相違点は、トラッキングエラー信号生成回路6、トラッキングバランス自動調整回路9相互間のフィードバックループによる制御の動作の際、バランス制御回路33がディスクモータ制御回路32を介してディスク1の回転を制御することである。以下、この点について説明する。

【0038】例えば、ディスク1が装填され、その回転が安定した後、周波数検知回路17でトラッキングエラー信号7の周波数が基準値(後にトラッキングバランス調整されたトラッキングエラー信号7を用いてトラッキ 10ングサーボを行うので、トラッキングバランス調整が行えるレベルの周波数の値)より低いことを検知した場合に周波数検知信号20を出力する。その場合、ディスク1の回転数の上昇を指示する回転速度制御信号34がバランス制御回路33から出力される。この回転速度制御信号34によって、ディスクモータ制御回路32はディスク1の回転数を2倍にする。ディスク1の回転数が2倍になった状態でも、周波数検知信号20が出力されている場合は、ディスク1の回転数を4倍にする。

【0039】次に、トラッキングエラー信号7の周波数 20 が基準値以上になると、周波数検知回路17は、前記周波数検知信号20の出力を解除する。バランス制御回路33は通常と同様に動作し、トラッキングバランス自動調整回路9とトラッキングエラー信号生成回路6とでトラッキングバランス調整が行われる。尚、トラッキングバランス調整終了後、バランス制御信号21は保持される。

【0040】その後、回転速度制御信号34は停止され、ディスクモータ制御回路32によってモータ11の回転速度が再生速度に制御され、通常の再生動作が行わ30れる。また、サーチ、シーク等の通常の信号処理が行われる。この際、トラッキングバランス調整されたトラッキングエラー信号7を用いてトラッキングサーボが行わる。

【0041】ディスクモータ制御回路32が行うディスク1の回転数の制御は、周知の方法でよい。例えば、回転速度制御信号34に応じてディスクモータ11に供給する制御電圧13aの電圧を変化させてもよい。また、PLL回路によってディスク1の回転数を制御している場合は、PLL用基準信号の周波数を変化させまたは切40換えてもよい。尚、周波数検知信号20を直接ディスクモータ制御回路32に入力してもよい。この場合、回転速度制御信号34はディスクモータ制御回路32で発生される。

【0042】尚、周波数検知回路17は、トラッキングエラー信号7の波数、またはゼロクロク点をカウントし、その値が基準値以下の場合に周波数検知信号20を出力してもよい。また、周波数検知回路17は、トラッキングエラー信号7のローパスフィルタ出力の検波信号、電力値のいずれか一方、または、そのハイパスフィ

ルタ出力の検波信号、電力値を用いて周波数検知信号20を発生させてもよい。また、周波数検知回路17は、トラッキングエラー信号7の周期を検出し、その値が基準値以上の場合に周波数検知信号20を出力してもよい。

【0043】また、ピーク電圧信号及びボトム電圧信号のリップルの大きいことまたは周期が長いことを検知することによって、周波数検知信号20の代わりに他の検知信号が出力されてもよい。例えば、+/ーセレクタから連続に値Bまたは値Aのいずれか一方が出力される回数をカウントし、その回数が基準値以上である場合、ピーク電圧検出回路またはボトム電圧検出回路は検知信号を出力してもよい。また、値A、値Bの両方の出力回数をカウントしてその周期を検知し、その周期が基準値以上である場合、ピーク電圧検出回路またはボトム電圧検出回路は検知信号を出力してもよい。

【0044】さらに、検知信号は、トラッキングエラー信号7の周波数、周期、またはピーク電圧信号及びボトム電圧信号のリップルの大きさ、周期のいずれかと基準値との差に応じたアナログ信号でもよい。この場合、周知のディスク1の回転のアナログ制御を行い、ディスク1の回転数を連続して変化させてもよい。

【0045】また、検知信号によらず、トラッキングバランス調整時は常に、回転速度制御信号34によって通常再生よりディスク1の回転数を高くしてトラッキングエラー信号7の周波数が高くなるようにしてもよい。例えば、トラッキングバランス調整時は常に2倍速の回転となるようにしてもよい。

【0046】トラッキングバランス自動調整回路9はバランス検出回路16、周波数検知回路17、バランス制御回路33によって構成されており、これらの回路は例えば、同一の半導体基板上に形成される。さらに、トラッキングバランス自動調整回路9と信号処理回路5とを同一半導体基板上に形成することも可能である。

【0047】上記の実施の形態においては、ディスク1の装填及びピックアップ2の特性のバラツキに影響されることなく、トラッキングバランスが高い精度で調整される。従って、トラッキングサーボがはずれることはなく、ディスク1を再装填する必要はない。つまり、操作性が向上する。また、回転速度制御信号34によるシステム制御を変更するだけでよく、回路変更の量が少ない

【0048】また、トラッキングエラー信号7の周波数を用いて偏心量dの測定を行う場合、上記の実施の形態でトラッキングバランスを調整することによって、測定精度の向上が可能となる。及び、偏心量dに応じてシーク及びサーチの動作を制御する場合に利用できる。

出力してもよい。また、周波数検知回路 1 7 は、トラッ (変形例) 検知信号は周波数検知回路 1 7 から直接ある キングエラー信号 7 のローパスフィルタ出力の検波信 いはバランス制御回路を介してシステムコントローラに 号、電力値のいずれか一方、または、そのハイパスフィ 50 入力される。システムコントローラは回転速度制御信号

34を上記の実施の形態と同様に発生させ、ディスクモータ制御回路32に供給する。つまり、検知信号が出力された場合、回転速度制御信号34によってシステムコントローラがディスク1の回転の制御を行う。この場合、ディスクモータ制御回路32は従来のままでよい。【0049】また、少くともバランス制御回路33及び周波数検知回路17を含む回路を個別の専用ICとして製作してもよい。この場合、トラッキングエラー信号の周波数をモニタすることで偏心量の測定が出来るので、偏心量の測定精度の向上に、また、偏心量に応じてサー10チ動作を制御する回路にも使えるなど応用範囲が広くなり、従って汎用性が高まる。

[0050]

【発明の効果】以上説明したように、この発明によれば、ディスクの装填状態によらずに高い精度のトラッキングバランス調整が可能になり、操作性がよく、回路規模が大きくならないディスク再生装置用トラッキングバランス回路及びディスク再生装置を提供できる。

【図面の簡単な説明】

【図1】本発明の実施の形態に係るディスク再生装置の 20 構成を説明するブロック図。

【図2】従来のディスク再生装置の構成を説明するプロック図。

【図3】本発明及び従来のディスク再生装置を説明する 図。

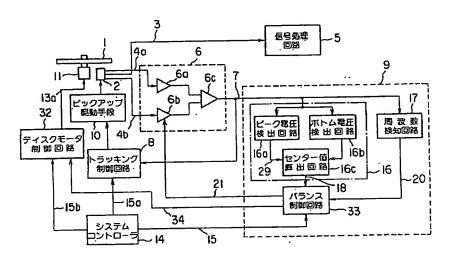
【図4】本発明及び従来のディスク再生装置のトラッキ

ングエラー信号を説明する図。

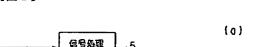
【符号の説明】

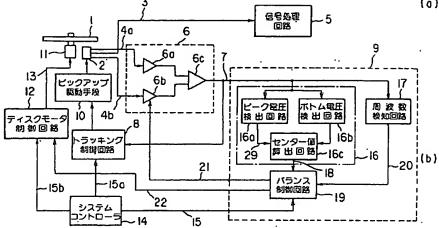
- 1…光ディスク、
- 2…ピックアップ、
- 6…トラッキングエラー信号生成回路、
- 6 a…固定ゲインアンプ、
- 6 b…可変ゲインアンプ、
- 6 c …加算アンプ、
- 7…トラッキングエラー信号、
- 0 8…トラッキング制御回路、
 - 9…トラッキングバランス自動調整回路、
 - 10…ピックアップ駆動手段、
 - 11…ディスクモータ、
 - 12、32…ディスクモータ制御回路、
 - 14…システムコントローラ、
 - 16…バランス検出回路、
 - 16a…ピーク電圧検出回路、
 - 16 b…ボトム電圧検出回路、
 - 16 c…センター値算出回路、
- 0 17…周波数検知回路、
 - 18…センター値、
 - 19、33…バランス制御回路、
 - 20…周波数検知信号、
 - 21…バランス制御信号、
 - 3 4 …回転速度制御信号。

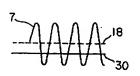
【図1】



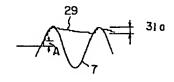
【図2】



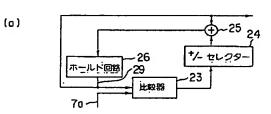


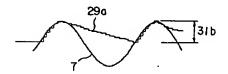


[図4]

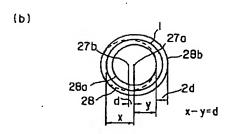


【図3】





(c)



THIS PAGE BLANK (USPTO)